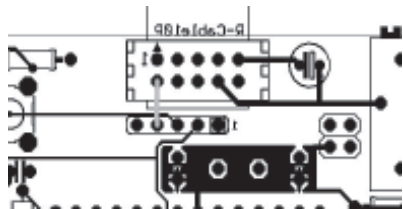


Bugfix Unterseite

Nur erforderlich für Platinen, die vor April 2003 ausgeliefert wurden!

- Die grün eingezeichnete Verbindung mit einem isolierten Draht herstellen.



Kurzschlußüberwachung

Falls die Kurzschluß-Überwachung zu empfindlich reagiert, können zwei 10nF Folienkondensatoren an IC 6 (74HCT123) Abhilfe schaffen. Die Kondensatoren werden zwischen den Pins 1 und 2 sowie zwischen Pins 9 und 10 angelötet, am einfachsten auf der Platinenunterseite direkt am IC-Sockel.

Änderungen und Zusatzinfos Schrittmotor-Karte >HP-Step< Version 1.4 (Stand 15.11.2003)

Ersatz des Mikrocontrollers

Der bisher verwendete Mikrocontroller 90S4433 ist vom Hersteller abgekündigt worden. Statt dessen wird der Bauteilesatz nun mit dem Nachfolgetyp Mega8 ausgeliefert. Die Firmware mußte minimal anpasst werden, daher enthält das zum Download erhältliche Zip-File für jeden Controller eine eigene Version (siehe beigepacktes readme-File).

Adapterkabel für Einachs-Betrieb

Zum Anschluß einer einzelnen HP-Step Platine an den Parallelport sind folgende Verbindungen herzustellen. Unbedingt die abweichende Zählweise bei Flachbandkabeln beachten!

Signal-Name	PC (D-Sub)	HP-Step(Quetschstecker)
Richtung	2	4
Takt	3	2
Notaus	11	5 (optional)
/Sleep	17	6 (optional)
GND	18-25	9,10
VCC	-	7,8 extern einspeisen

Motor-Takt

Der Motortakt ist auf ca. 15kHz begrenzt. Dadurch muß bei schnellen Motoren evtl. auf den Einsatz von 1/8-Schritt verzichtet werden.

Stromabsenkung (Sleepmode)

Für den Stromabsenkung gibt 3 verschiedene Betriebsarten

- Keine Stromabsenkung: /Sleep-Eingang unbeschaltet lassen oder auf VCC legen
- Automatische Stromabsenkung: /Sleep-Eingang auf Masse legen (nicht empfohlen für Mehrachs-Konfiguration). 1-2 Sekunden nach dem letzten Motortakt wird der Strom auf 25% abgesenkt. Beim nächsten Takt wird wieder auf Nennstrom umgeschaltet
- Stromabsenkung per Software: /Sleep-Eingang wird per Software auf Masse gezogen, wenn alle Achsen stillstehen (Mehrachsbetrieb). Die Stromabsenkung wird nach max. 1 Sekunde aktiviert (bzw. max. 2 Sekunden nach dem letzten Takt).